

ŐİŐLİ MESLEKİ EĐİTİM MERKEZİ
2020 11 MAYIS UZAKTAN EĐİTİM DERS NOTLARI

ŐİŐLİ MESLEKİ EĐİTİM MERKEZİ
2020 MAYIS UZAKTAN EĐİTİM DERS NOTLARI

Alan/Dal Adı : Elektrik Elektronik Teknolojisi

Ders Adı : Elektrik-Elektronik Teknik Resmi

Dersin Sınıf Düzeyi : 10. Sınıf

Modül/Kazanım Adı: Devre Őemaları Çizimi

Konu : Entegre (Tümleşik Devre, Chip, Yonga) Devre Sembolleri Çizimi

Konu Tarihi Aralđı : 11-17 Mayıs 2020

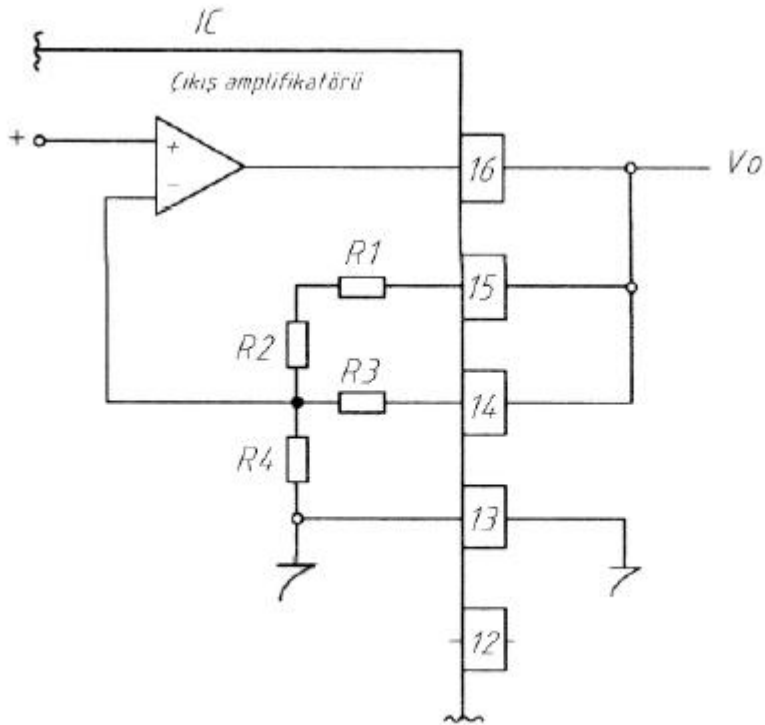
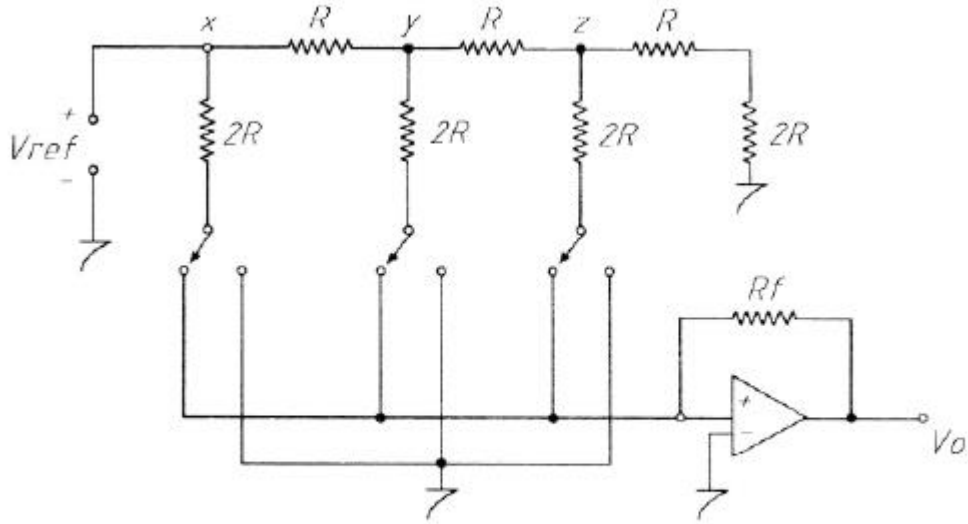
Ders Öğretmenleri : Abdullah ÜREN

Mayıs 2020, İstanbul

ENTEĞRE (TÜMLEŞİK DEVRE, CHİP, YONGA) DEVRE SEMBOLLERİ ÇİZİMİ

Analog (Örneksel) Entegre Devre Sembolleri Çizimi

Analog entegre devre elemanları (OPAMP-işlemsel yükselteç entegreleri gibi) analog elektrik sinyallerinin yükseltilmesi ve sinyal işleme gibi amaçlarla kullanılabilen yarı iletken devre elemanlarıdır.

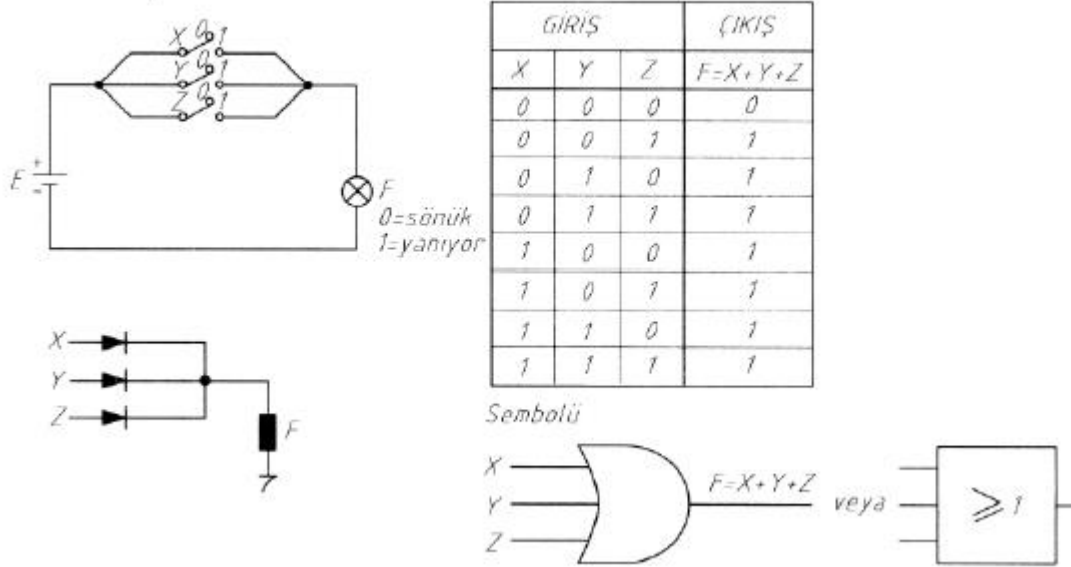


Analogdan dijitale dönüştürme devre şeması

Lojik (Sayısal, Dijital) Entegre Devre Sembolleri Çizimi

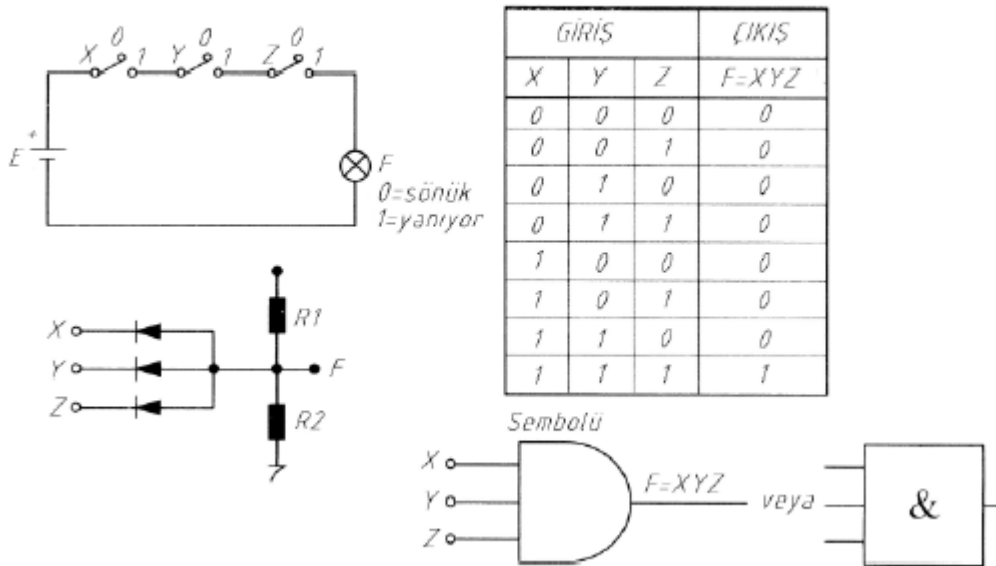
Lojik entegreler, elektronik sistemlerde mantıksal işlemleri yapmak amacıyla kullanılan lojik kapıların, direnç ve yarı iletken devre elemanları ile gerçekleştirildiği ve aynı kılıf içine birden fazla kapının yerleştirildiği entegre devre elemanlarıdır.

VEYA (OR) kapısı



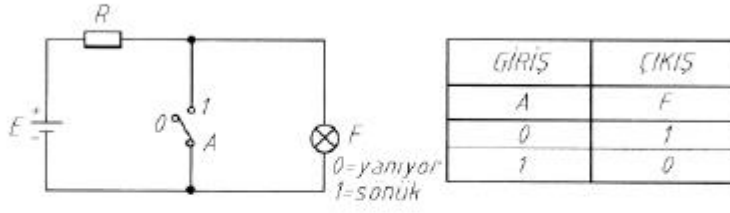
VEYA (OR) kapısı elektrik devresi, sembolü ve doğruluk tablosu

VE (AND) kapısı

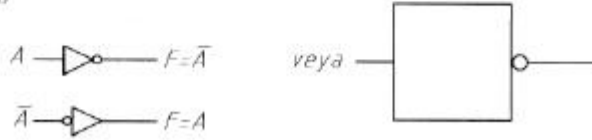


VE (AND) kapısı elektrik devresi, sembolü ve doğruluk tablosu

DEĞİL (NOT) kapısı

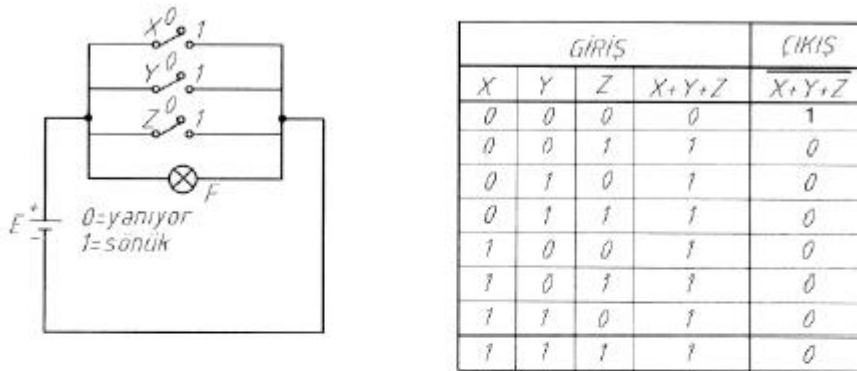


Sembolü

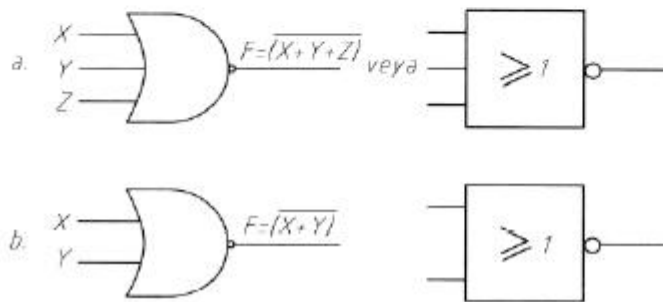


: DEĞİL (NOT) kapısı elektrik devresi, sembolü ve doğruluk tablosu

VEYADEĞİL (NOR) kapısı



Sembolü



VEYADEĞİL (NOR) kapısı elektrik devresi, sembolü ve doğruluk tablosu